

一、功能與用途

針對一系列積體電路設計實驗所規劃的實驗室。

研究項目：

1. 電子電路設計模擬
2. VLSI 設計與測試
3. 系統晶片(SOC)設計
4. 數位/類比 IC 設計
5. 射頻 IC 設計
6. 半導體元件特性模擬與模型建立
7. 光電元件與光通訊系統模擬設計

二、主要儀器設備

- (1)工作站數台 (2)彩色繪圖機 (3)邏輯分析儀 (4)混合信號示波器
(5) IC 設計模擬軟體 (6)可程式化邏輯閘陣列模擬板 (7)個人電腦



Sun Blade 2000 工作站



Sun Blade 150 工作站



邏輯分析儀



可程式化邏輯閘陣列模擬板